

Silexica通过赛灵思最新发布的Vitis软件平台展示SLX

2019年12月3日, 中国北京(XDF,赛灵思开发者大会) - Silexica(silexica.com)芯登科技日前宣布公司将在2019年XDF(Xilinx Developer Forum, 赛灵思开发者大会)上展示SLX FPGA工具是如何与不久前发布的赛灵思Vitis软件平台协同工作的。SLX FPGA能够与Xilinx Vivado HLS结合使用, 并支持新的Vitis软件平台, 从而解决高层次综合(HLS)设计流程带来的挑战。Silexica将以顶级赞助商(钻石级)身份参XDF大会, 本届大会已于十月及十一月在美国硅谷、荷兰海牙举行, 最后的压轴站将在北京城市举行。

最大程度提升设计性能

在设计过程中如果使用了高层次综合(HLS), 无疑会给设计带来许多独特挑战。SLX FPGA则能有效解决与HLS设计流程相关的挑战, 包括识别不可合成的C/C++代码和非硬件感知的C/C++代码, 检测应用程序的并行性, 以及在合适位置插入编译指令等, 该工具能够帮助软件工程师优化C/C++代码, 为HLS做好准备。与没有插入HLS编译指示相比, SLX FPGA通过自动插入HLS编译指示, 将性能提高了平均35倍。此外, SLX FPGA通过执行以下操作, 帮助软件开发人员节省多达数月的开发工作:

- 对不可合成的C/C++代码进行进行引导和自动重构,
- 检测可以并行执行的C/C++代码中的函数并进行性能优化
- 自动插入优化后的编译指示, 指导Vivado HLS编译器, 在硬件中实现代码优化

Silexica首席执行官Maximillian Odendahl表示, “Silexica很高兴成为最早使用赛灵思Vitis软件平台的合作伙伴。Silexica强大的C/C++分析能力能够通过当前的Xilinx Vivado HLS和最新的Xilinx Vitis软件平台上得到体现, SLX FPGA提供了独特的应用代码洞察力, 可以帮助Xilinx客户将设计性能进行最大程度的提升, 因此Silexica也非常期待在XDF北京站上听到更多来自中国市场的反馈声音, 这将对我们的产品提升具有重要意义。”

Silexica将参加美国硅谷, 荷兰海牙和北京的全程三站大会。欢迎点击[链接](#), 与我们联系详谈事宜。

有关XDF的更多信息, 请访问: <https://www.xilinx.com/products/design-tools/developer-forum.html>。

关于Silexica(芯登科技)

Silexica(芯登科技)为技术公司提供专业的软件解决方案, 帮助其智能产品(例如自动驾驶汽车)实现从概念到部署的全过程。SLX编程工具能够深入洞察系统中软件的行为, 帮助开发人员实现软件在嵌入式超级计算机中的高效运行。Silexica(芯登科技)成立于2014年, 现已融资2800万美元。Silexica总部位于德国, 在美国和日本设有办事处, 与全球汽车、无线和航空航天等科技革新行业的客户建立了合作关系。欲了解更多信息, 请访问: www.silexica.com



公关联络

Jessica Krings

Head of Corporate Marketing

+49 221 986 5619 0

krings@silexica.com

Xiao Wan

Marketing Communication Specialist (China)

+86 138 1193 4215

wan@silexica.com

