
Xilinx 携手高效能服务器和存储技术国家重点实验室展示 FPGA 助力智能金融加速

2019 年 12 月 3 日 - 4 日，赛灵思开发者大会（XDF）亚洲站在北京国家会议中心举办，高效能服务器和存储技术国家重点实验室（以下简称“实验室”）受邀做主题报告，对研究成果向国内外的与会代表进行展示交流。报告针对当前智慧金融异构加速领域的创新，向听众分享了实验室与 Xilinx 联合成立的“智慧金融科技国际联合实验室”的研究情况。

实验室异构加速技术方向首席专家阚宏伟围绕当前智慧金融研究急需解决的痛点，汇报了实验室研究的通用金融 CPU & FPGA 全栈开发平台、典型加速场景解决方案，以及携手行业与未来展望。主题报告重点突出了平台的 CPU & FPGA 加速栈架构、分布式系统架构、加速平台的 Runtime、超低延迟 TOE/UOE、可靠性监控管理等方面。并向观众展示了基于该最新研究技术，对证券、期货、银行三种典型场景下，用户功能性能得到的提升情况。

DEMO 展示环节，阚宏伟分别基于证券行情和指数计算加速、期货行情加速、分布式云图计算加速典型行业场景，向观众诠释了“通用金融 CPU & FPGA 全栈开发平台”在行情加速、极速分布式加速、联合交易风控、异常账户监控等领域强大的赋能提升。

本次分享阐明了传统的分布式 FPGA 云架构与实验室最新的第二代分布式云平台架构，展示实验室作为第一代分布式 FPGA 云的倡导者、推动者、建设者，在第二代分布式 FPGA 云平台架构的研发推动和标准制定中的贡献。

目前，实验室在智慧计算、FPGA 异构加速等前沿领域的不断取得创新成果，其中软件定义加速的分布式 FPGA 平台是特别为通信密集型和计算密集型的应用量身打造的国内唯一的极速分布式加速平台。实验室将继续联合产学研各界，同世界主流智慧计算、FPGA 异构加

速等研究机构及社团合作，建立国际化开源社区，不断覆盖全球智慧金融的典型领域，积极投入智慧金融相关技术的研究，与世界各相关领域、专家分享成果、开源共赢。